

## 超小型 2ch 150mAレギュレータ

NO.JA-093-130419

### ■ 概要

R5323xシリーズはCMOSプロセス技術を用いて開発した、高リップル除去率、低入出力電圧差、高精度、低消費電流の正電圧ボルテージレギュレータICで、基準電圧源、誤差増幅器、出力電圧設定用抵抗網、短絡電流制限回路、チップイネーブル回路、等から構成されています。

出力電圧はIC内で固定されています。CMOSプロセスによる低消費電流特性に加え、低ON抵抗 $T_r$ 内蔵による低入出力電圧差及びチップイネーブル機能により電池の高寿命化に対応できます。また、従来のCMOSプロセスによるレギュレータに比べ、リップル除去率、入力過渡応答、負荷過渡応答特性に優れ携帯通信機器の電源に適した製品となっております。

パッケージはSOT-23-6、DFN(PLP)1820-6、WLCSP-6-P1にLDOを2個実装することにより、高密度実装を狙った製品となっております。

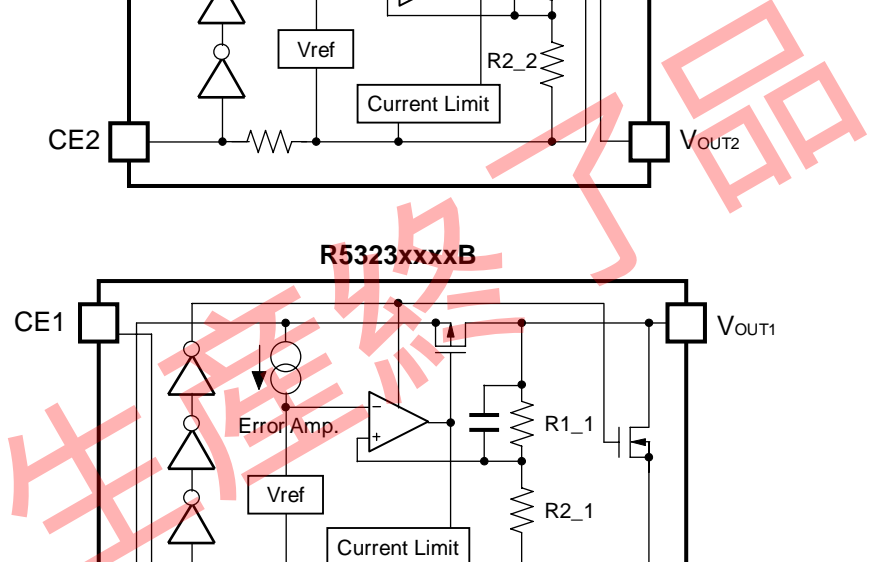
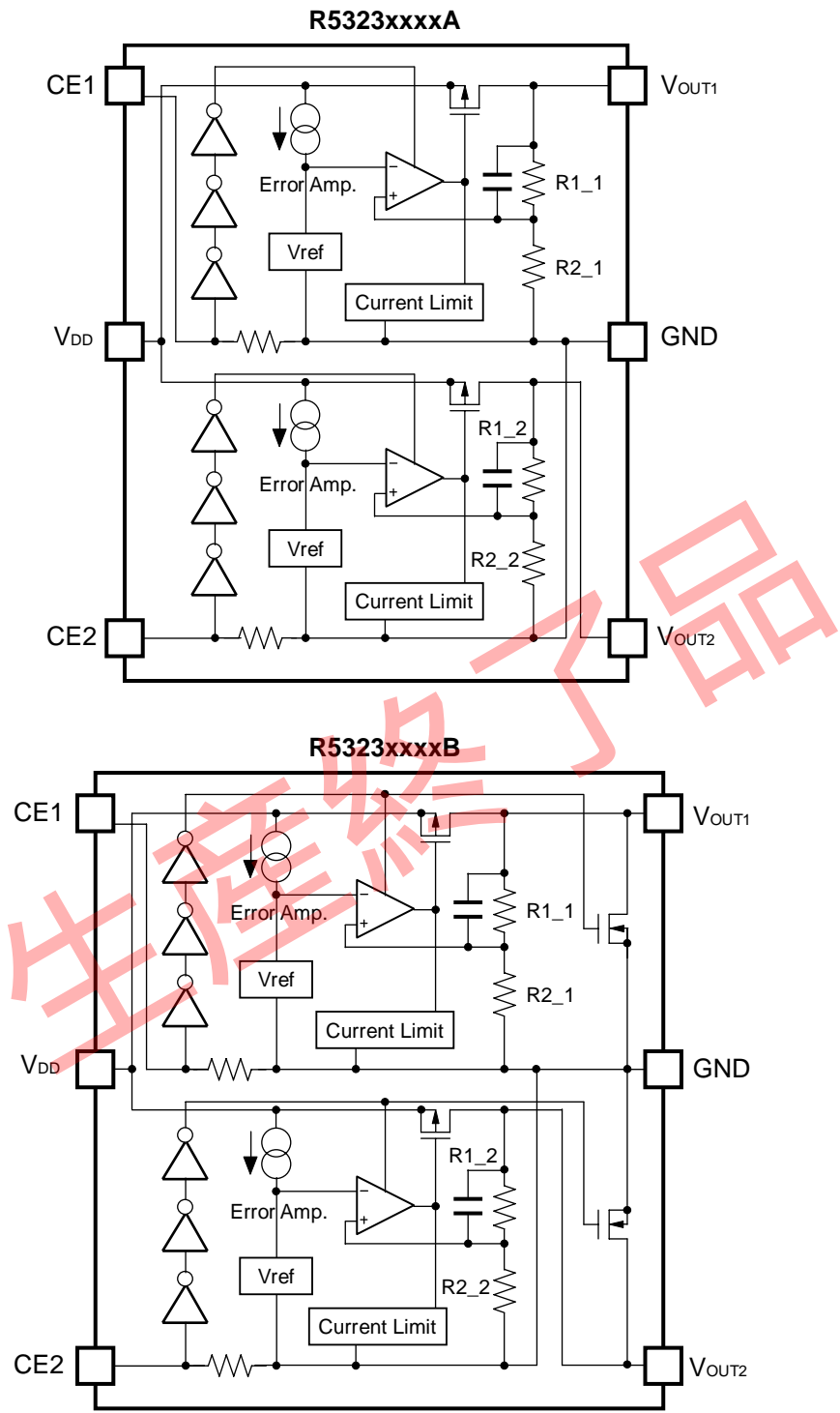
### ■ 特長

- 消費電流..... TYP. 90 $\mu$ A (VR1, VR2)
- 消費電流 (スタンバイ時) ..... TYP. 0.1 $\mu$ A (VR1, VR2)
- 入出力電圧差..... TYP. 0.22V ( $I_{OUT}=150$ mA,  $V_{OUT}=3.0$ V)
- リップル除去率..... TYP. 75dB ( $V_{OUT}\leq 2.4$ V), TYP. 70dB ( $V_{OUT}\geq 2.5$ V), ( $f=1$ kHz)  
TYP. 65dB ( $V_{OUT}\leq 2.4$ V), TYP. 60dB ( $V_{OUT}\geq 2.5$ V), ( $f=10$ kHz)
- 入力電圧範囲..... 2.0V~6.0V
- 出力電圧範囲..... 1.5V~4.0V (0.1V単位)  
\*詳細はマーキング情報をご参照ください。
- 出力電圧精度 .....  $\pm 2.0\%$
- 出力電圧の温度係数 ..... TYP.  $\pm 100$ ppm/ $^{\circ}$ C
- 入力安定度..... TYP. 0.02%/V
- 短絡電流制限回路内蔵..... TYP. 40mA
- 過電流保護回路内蔵
- パッケージ..... WLCSP-6-P1, DFN(PLP)1820-6, SOT-23-6
- セラミックコンデンサ対応..... 1.0 $\mu$ F以上

### ■ アプリケーション

- 携帯用通信機器、カメラ、ビデオの定電圧源
- バッテリー使用機器の定電圧源
- 家庭用電気製品の定電圧源

■ ブロック図



## ■ セレクションガイド

R5323xシリーズは、出力電圧、オートディスチャージ機能の有無、パッケージ等を用途によって選択指定することができます。

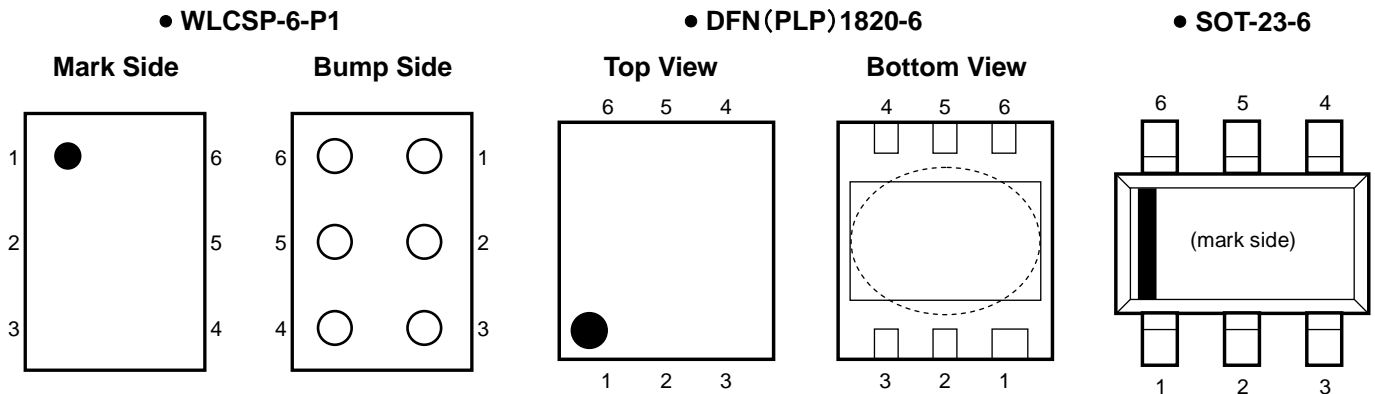
製品名	パッケージ	1 リール個数	鉛フリー	ハロゲンフリー
R5323Zxxx*-TR-F	WLCSP-6-P1	3,000pcs	○	○
R5323Kxxx*-TR	DFN(PLP)1820-6	3,000pcs	○	○
R5323Nxxx*-TR-FE	SOT-23-6	3,000pcs	○	○

xxx : 出力電圧 ( $V_{OUT}$ ) の組合せを開発通し番号で指定。001 より順番に採番されます。  
各 ch.の  $V_{OUT}$  は 1.5V~4.0V の範囲で 0.1V 単位にて指定可能です。  
(詳細はマーキング情報をご参照ください。)

\* : オートディスチャージ機能の有無を下記から選択。  
(A) オートディスチャージ機能なし  
(B) オートディスチャージ機能あり

オートディスチャージ機能とは、アクティブ状態からスタンバイ状態にチップイネーブル信号を切替えた時に、外付けコンデンサにたまった電荷を抜き、出力を素早く0Vに落とす機能です。

## ■ 端子接続図



## ■ 端子説明

### ● WLCSP-6-P1

端子番号	端子名	機能
1	V <sub>OUT1</sub>	出力端子
2	V <sub>DD</sub>	入力端子
3	V <sub>OUT2</sub>	出力端子
4	CE2	チップイネーブル端子 ("H"アクティブ)
5	GND	グラウンド端子
6	CE1	チップイネーブル端子 ("H"アクティブ)

### ● DFN(PLP)1820-6

端子番号	端子名	機能
1	V <sub>OUT2</sub>	出力端子
2	V <sub>DD</sub>	入力端子
3	V <sub>OUT1</sub>	出力端子
4	GND	グラウンド端子
5	CE1	チップイネーブル端子 ("H"アクティブ)
6	CE2	チップイネーブル端子 ("H"アクティブ)

\* パッケージ裏面のタブの電位は基板電位(GND)です。  
GND端子と接続する(推奨)か、オープンとしてください。

### ● SOT-23-6

端子番号	端子名	機能
1	V <sub>OUT1</sub>	出力端子
2	V <sub>DD</sub>	入力端子
3	V <sub>OUT2</sub>	出力端子
4	CE2	チップイネーブル端子 ("H"アクティブ)
5	GND	グラウンド端子
6	CE1	チップイネーブル端子 ("H"アクティブ)

## ■ 絶対最大定格

記号	項目	定格	単位
$V_{IN}$	入力電圧	6.5	V
$V_{CE}$	入力電圧 (CE 端子)	-0.3~6.5	V
$V_{OUT}$	出力電圧	-0.3~ $V_{IN}+0.3$	V
$I_{OUT1}$	出力電流	200	mA
$I_{OUT2}$	出力電流	200	
$P_D$	許容損失 (WLCSP-6-P1) (標準実装条件) *	633	mW
	許容損失 (DFN(PLP)1820-6) (標準実装条件) *	880	
	許容損失 (SOT-23-6) (標準実装条件) *	420	
$T_{opt}$	動作周囲温度	-40~85	°C
$T_{stg}$	保存周囲温度	-55~125	°C

\*) 許容損失、標準実装条件については、パッケージ情報に詳しく記述していますのでご参照ください。

### 絶対最大定格

絶対最大定格に記載された値を超えた条件下に置くことはデバイスに永久的な破壊をもたらすことがあるばかりか、デバイス及びそれを使用している機器の信頼性及び安全性に悪影響をもたらします。絶対最大定格値でデバイスが機能動作をすることは保証していません。

## ■ 電気的特性

### ● R5323xxxxA/B

VR1/VR2

T<sub>opt</sub>=25°C

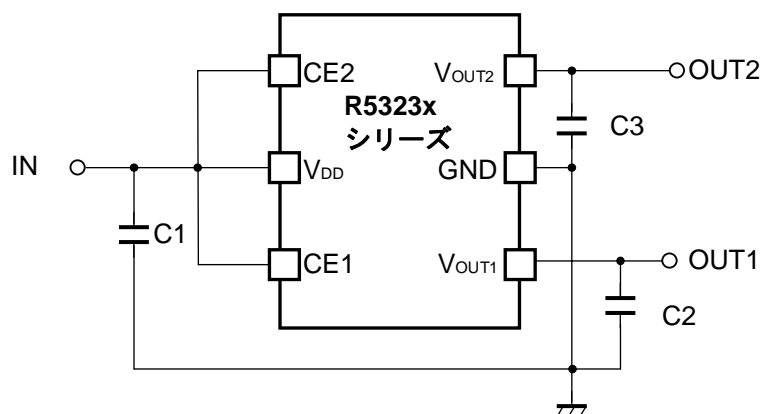
記号	項目	条件	MIN.	TYP.	MAX.	単位	
V <sub>OUT</sub>	出力電圧	V <sub>IN</sub> -V <sub>OUT</sub> =1.0V 1mA ≤ I <sub>OUT</sub> ≤ 30mA	×0.98		×1.02	V	
I <sub>OUT</sub>	出力電流	V <sub>IN</sub> -V <sub>OUT</sub> =1.0V	150			mA	
ΔV <sub>OUT</sub> /ΔI <sub>OUT</sub>	負荷安定度	V <sub>IN</sub> -V <sub>OUT</sub> =1.0V 1mA ≤ I <sub>OUT</sub> ≤ 150mA		15	40	mV	
V <sub>DIF</sub>	入出力電圧差	I <sub>OUT</sub> =150mA	V <sub>OUT</sub> =1.5V		0.38	0.70	V
			V <sub>OUT</sub> =1.6V		0.35	0.65	
			V <sub>OUT</sub> =1.7V		0.33	0.60	
			1.8V ≤ V <sub>OUT</sub> ≤ 2.0V		0.32	0.55	
			2.1V ≤ V <sub>OUT</sub> ≤ 2.7V		0.28	0.50	
			2.8V ≤ V <sub>OUT</sub> ≤ 4.0V		0.22	0.35	
I <sub>SS</sub>	消費電流	V <sub>IN</sub> -V <sub>OUT</sub> =1.0V		90	120	μA	
I <sub>standby</sub>	消費電流 (スタンバイ時)	V <sub>IN</sub> -V <sub>OUT</sub> =1.0V, V <sub>CE</sub> =GND		0.1	1.0	μA	
ΔV <sub>OUT</sub> /ΔV <sub>IN</sub>	入力安定度	I <sub>OUT</sub> =30mA V <sub>OUT</sub> +0.5V ≤ V <sub>IN</sub> ≤ 6.0V		0.02	0.10	%/V	
RR	リップル除去率	リップル 0.5Vp-p V <sub>IN</sub> -V <sub>OUT</sub> =1.0V, I <sub>OUT</sub> =30mA ※V <sub>OUT</sub> ≤ 1.7Vの時 V <sub>IN</sub> -V <sub>OUT</sub> =1.2V, I <sub>OUT</sub> =30mA	f=1kHz		75(*1)	dB	
			f=10kHz		65(*2)		
V <sub>IN</sub>	入力電圧		2		6	V	
ΔV <sub>OUT</sub> /ΔT <sub>opt</sub>	出力電圧温度係数	I <sub>OUT</sub> =30mA -40°C ≤ T <sub>opt</sub> ≤ 85°C		±100		ppm/°C	
I <sub>SC</sub>	短絡電流	V <sub>OUT</sub> =0V		40		mA	
R <sub>PD</sub>	CE プルダウン抵抗		0.7	2.0	8.0	MΩ	
V <sub>CEH</sub>	CE 入力電圧"H"		1.5		6.0	V	
V <sub>CEL</sub>	CE 入力電圧"L"		0		0.3	V	
en	出力雑音電圧	BW=10Hz~100kHz		30		μVrms	
R <sub>LOW</sub>	LOW 出力 Nch ON 抵抗 (B バージョンのみ)	V <sub>CE</sub> =0V		60		Ω	

\*1) V<sub>OUT</sub>=2.5V以上は、70dB\*2) V<sub>OUT</sub>=2.5V以上は、60Db

### 動作定格（電気的特性）について

半導体が使用される応用電子機器は半導体がその動作定格範囲で動作するように設計する必要があります。ノイズ、サージといえどもその範囲を超えると半導体の正常な動作は期待できなくなります。また動作定格の範囲外で動作させ続けた場合は、その半導体が本来持っている信頼性を維持できなくなります。

## ■ 基本回路例



C1=C2=C3=Ceramic 1.0 $\mu$ F

## ■ 外付け部品に関する注意点

### ● 位相補償について

本ICは、出力負荷が変化しても安定に動作させるために、出力コンデンサを位相補償に利用しています。このためコンデンサC2、C3として1.0 $\mu$ F以上を必ず入れて下さい。

なお、タンタルコンデンサを使用する場合、直列等価抵抗(ESR)の値が大きいと、出力が発振する可能性がありますので、周波数特性を含めて充分評価して下さい。

### ● 基板実装について

V<sub>DD</sub>およびGND配線は、電流が流れるため配線のインピーダンスが高いとノイズのまわり込みや動作が不安定になる原因になるので充分強化して下さい。また、V<sub>DD</sub>端子-GND端子間に1.0 $\mu$ F程度以上のコンデンサをC1にできるだけ配線が短くなるように付けて下さい。さらに、位相補償用の出力側コンデンサC2、C3についてはV<sub>OUT</sub>端子と電源GND間にできるだけ配線が短くなるように付けて下さい（基本回路例参照）。

■ 測定回路

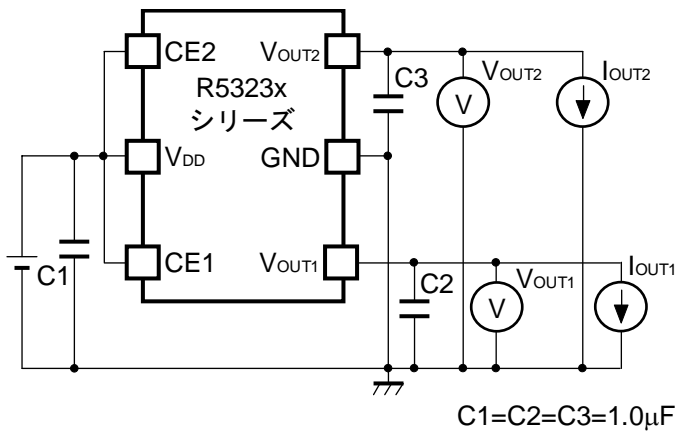


図-1 基本測定回路

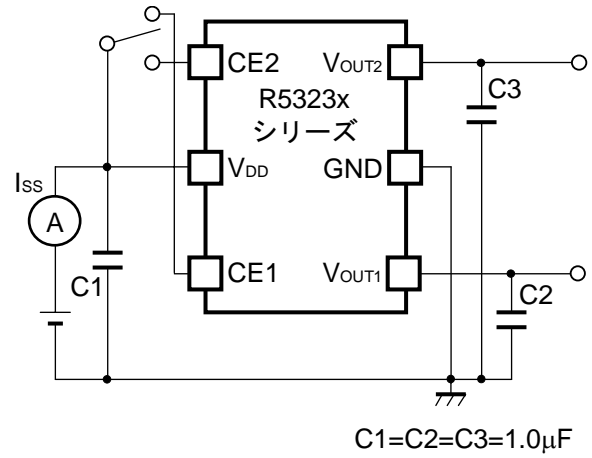


図-2 消費電流測定回路

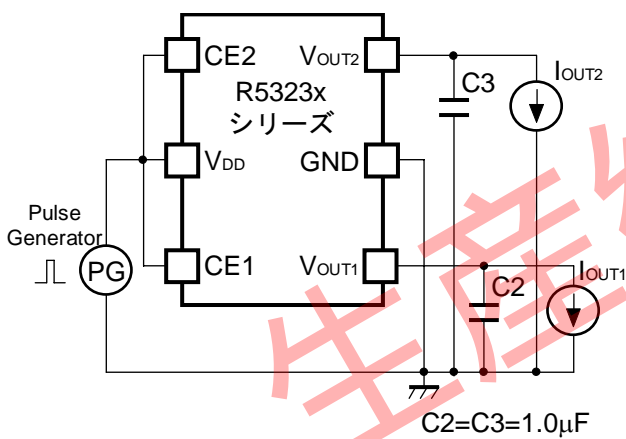


図-3 リップル除去率、入力過渡応答測定回路

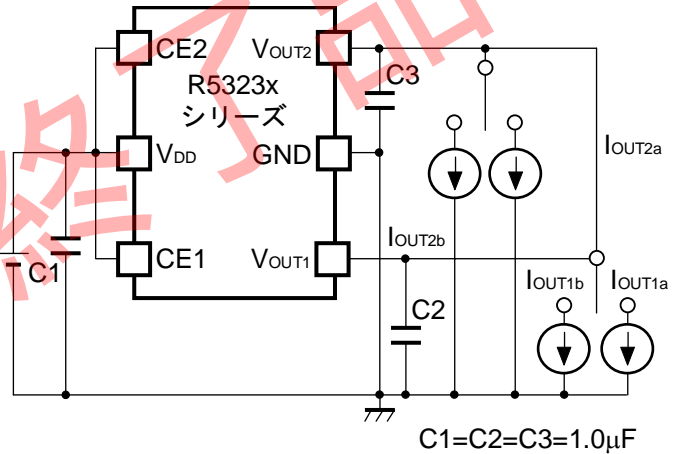


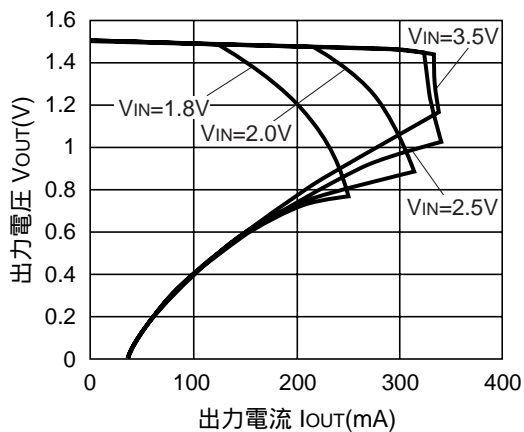
図-4 負荷過渡応答測定回路



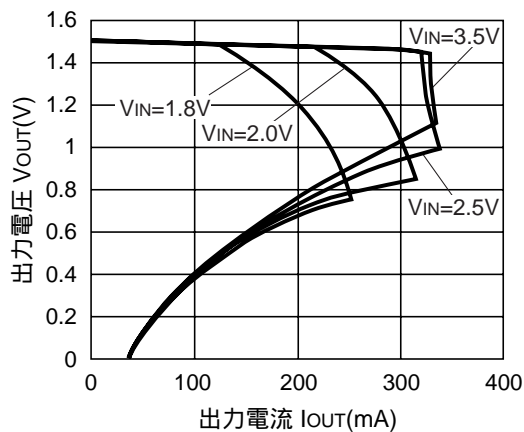
## ■ 特性例

### 1) 出力電圧対出力電流特性例 (T<sub>opt</sub>=25°C)

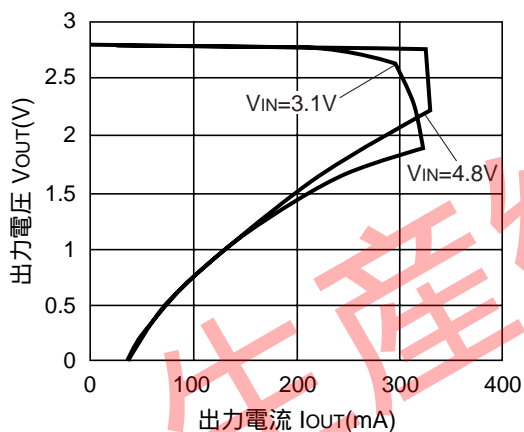
1.5V 品 (VR1)



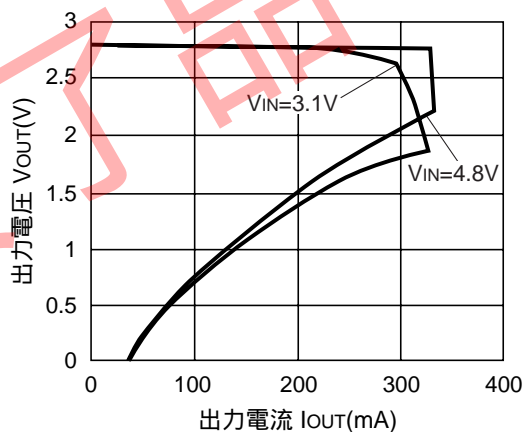
1.5V 品 (VR2)



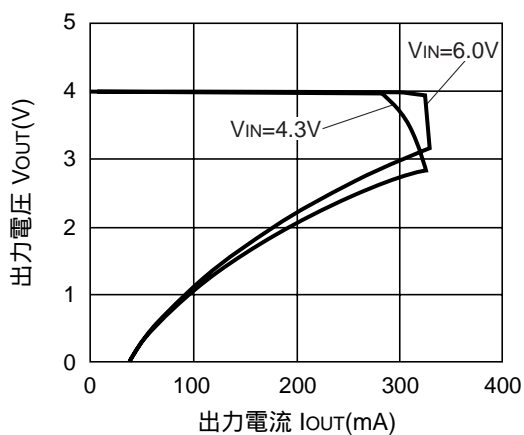
2.8V 品 (VR1)



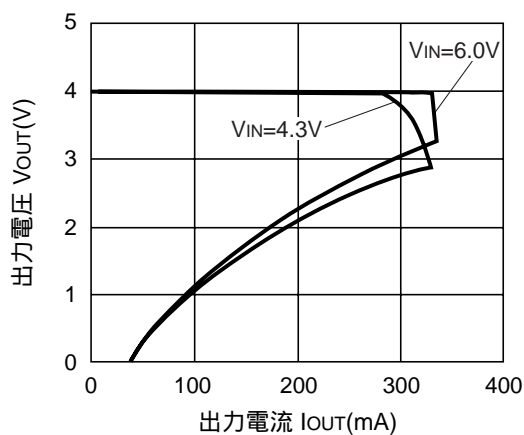
2.8V 品 (VR2)



4.0V 品 (VR1)

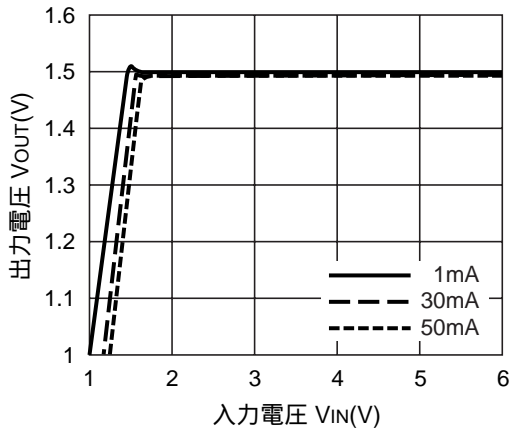


4.0V 品 (VR2)

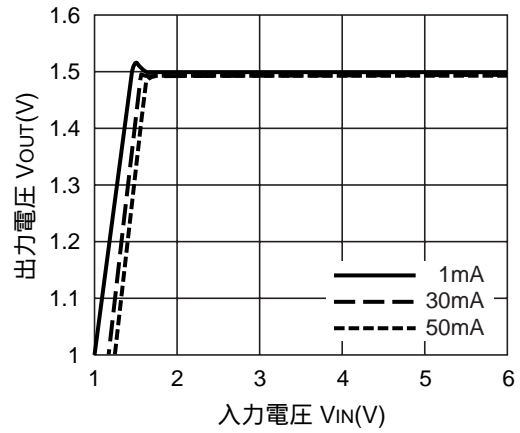


2) 出力電圧対入力電圧特性例 (Topt=25°C)

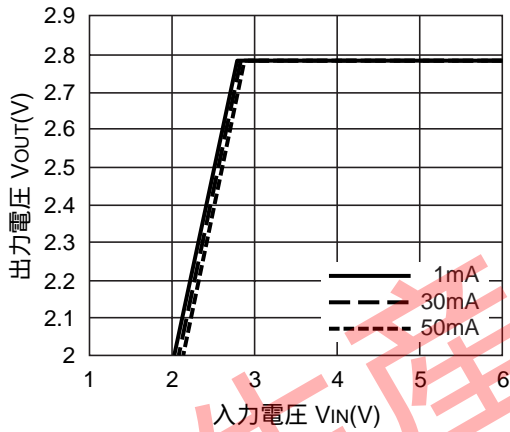
1.5V 品 (VR1)



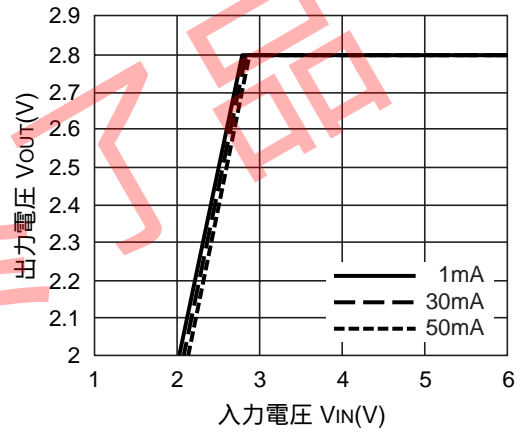
1.5V 品 (VR2)



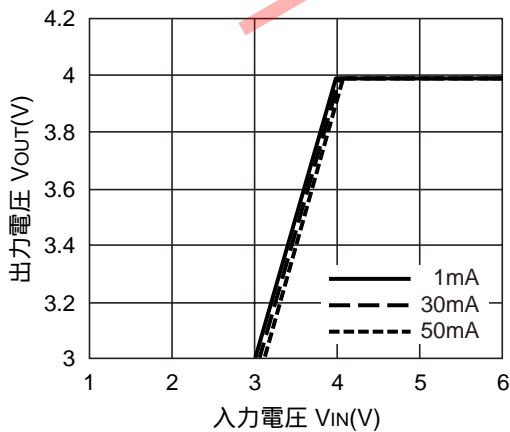
2.8V 品 (VR1)



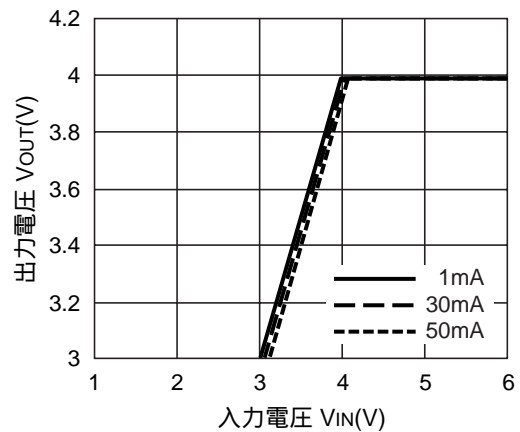
2.8V 品 (VR2)



4.0V 品 (VR1)

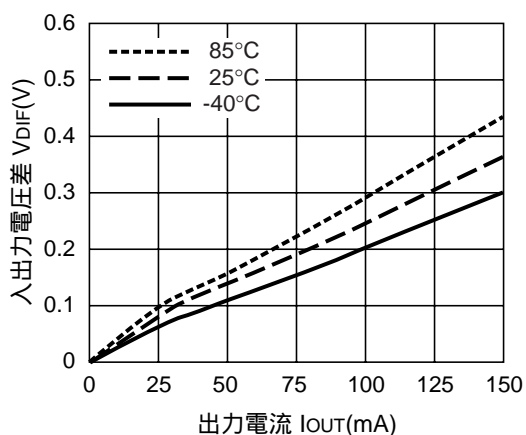


4.0V 品 (VR2)

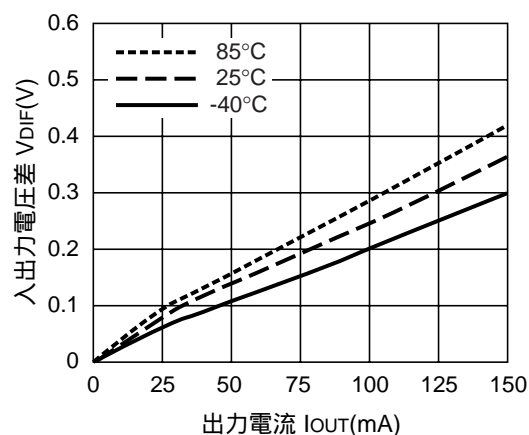


## 3) 入出力電圧差対出力電流特性例

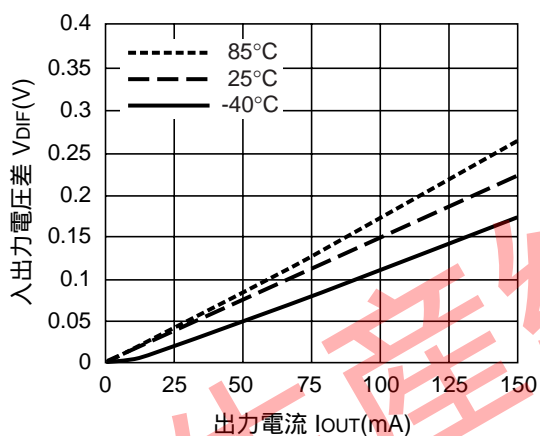
1.5V 品 (VR1)



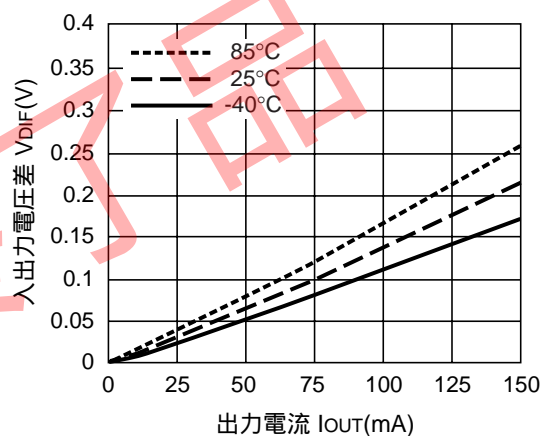
1.5V 品 (VR2)



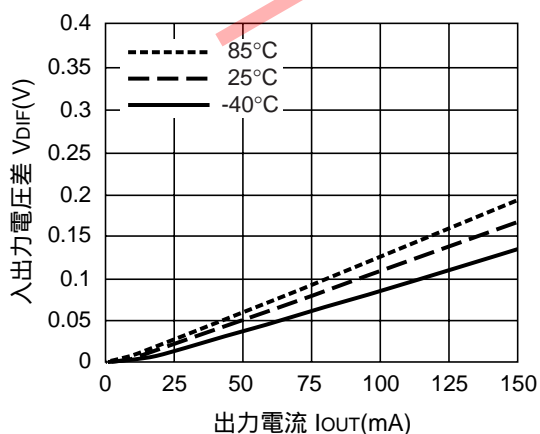
2.8V 品 (VR1)



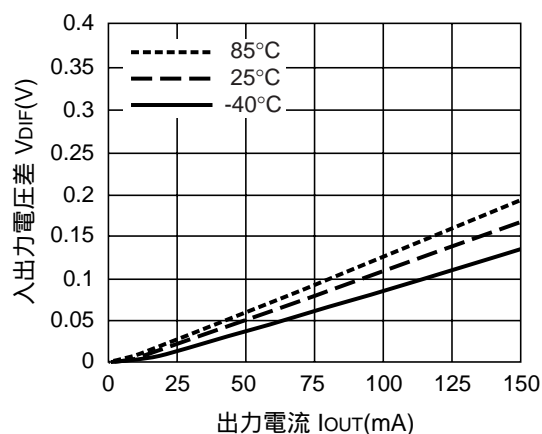
2.8V 品 (VR2)



4.0V 品 (VR1)

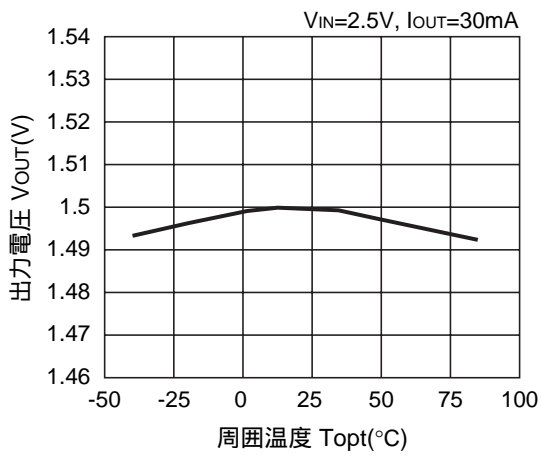


4.0V 品 (VR2)

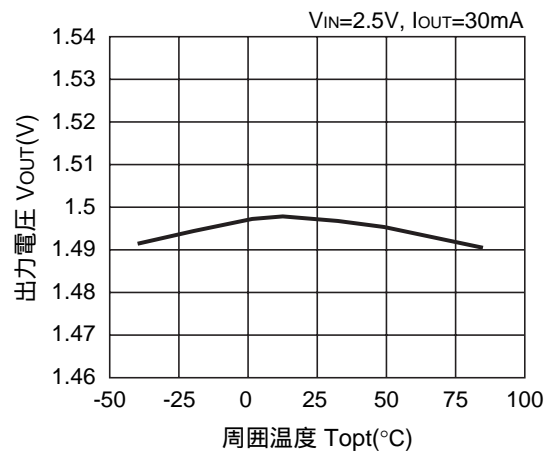


4) 出力電圧対周囲温度特性例

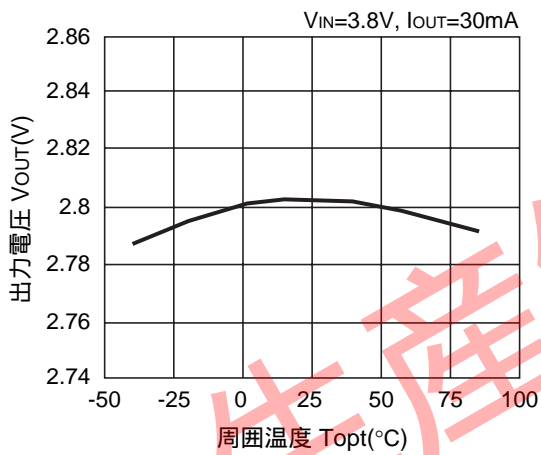
1.5V 品 (VR1)



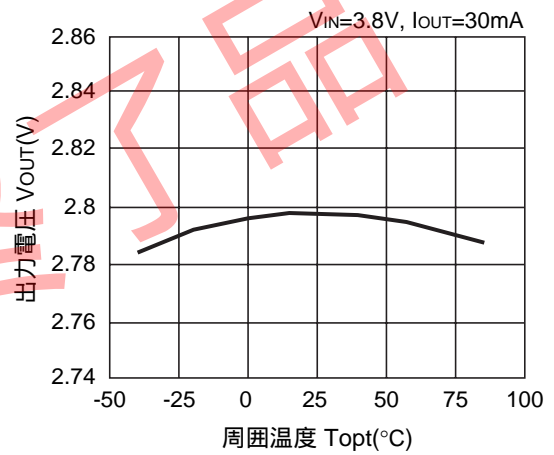
1.5V 品 (VR2)



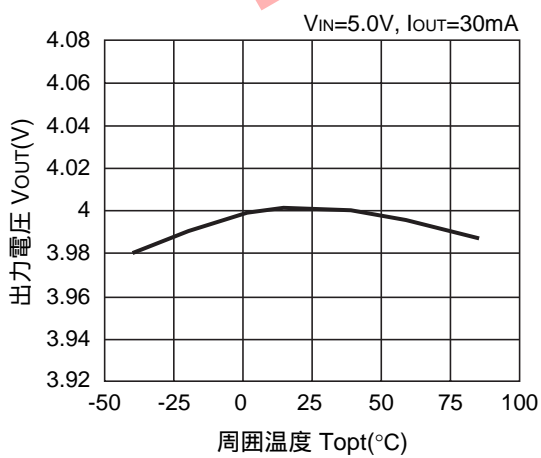
2.8V 品 (VR1)



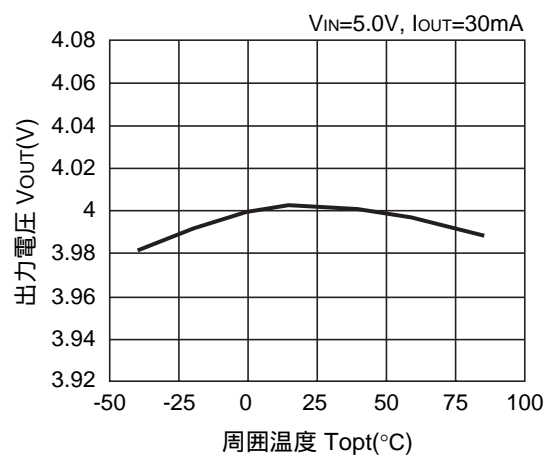
2.8V 品 (VR2)

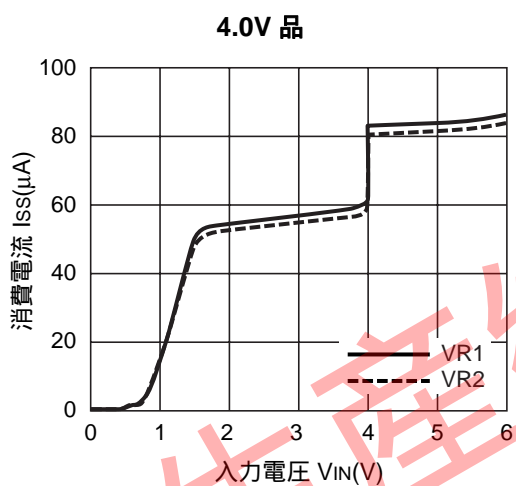
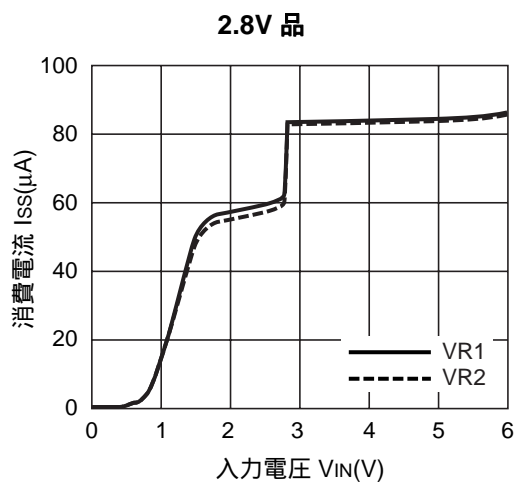
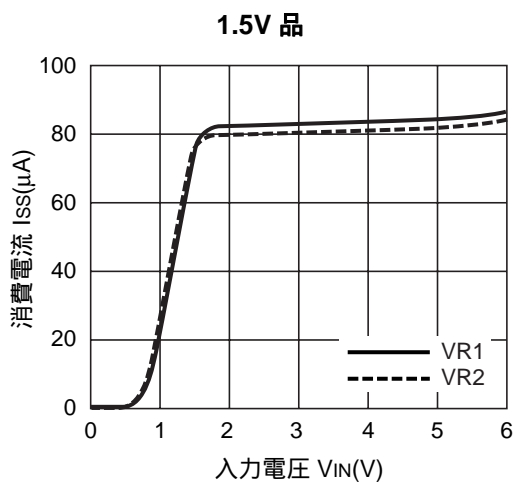


4.0V 品 (VR1)

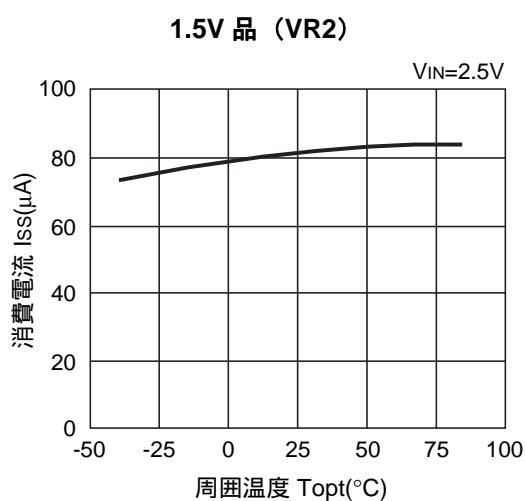
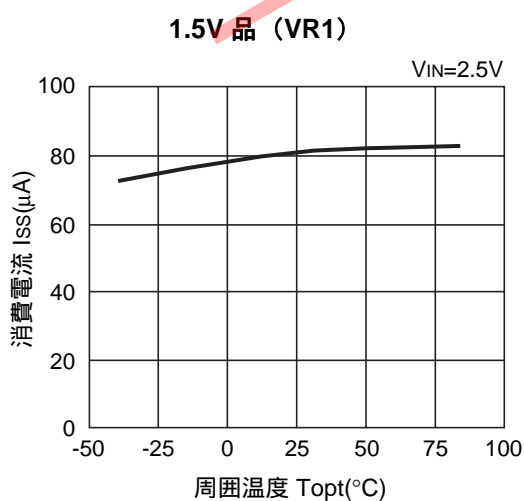


4.0V 品 (VR2)

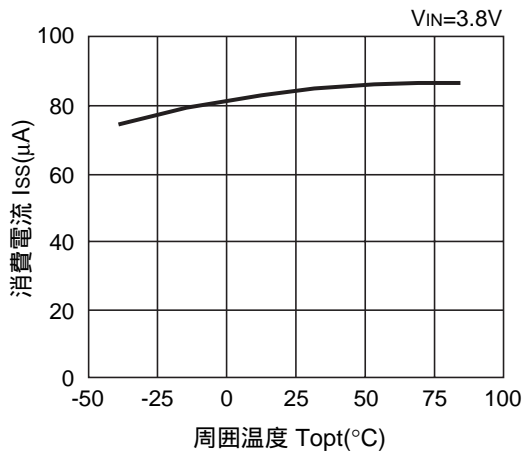


5) 消費電流対入力電圧特性例 (T<sub>opt</sub>=25°C)

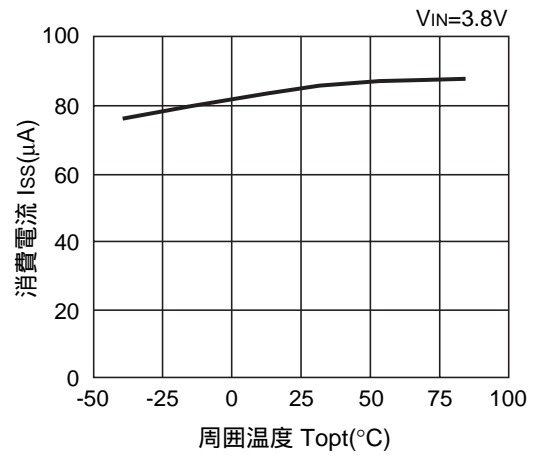
## 6) 消費電流対周囲温度特性例



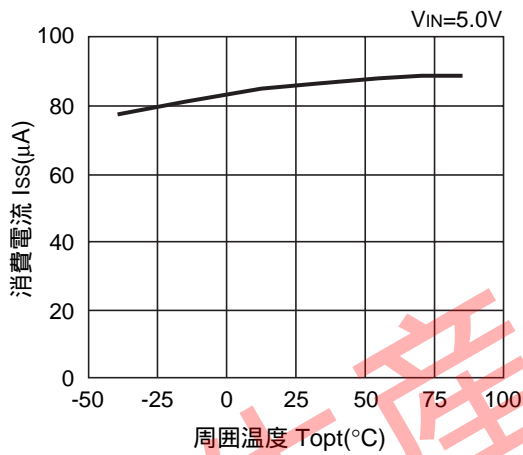
2.8V 品 (VR1)



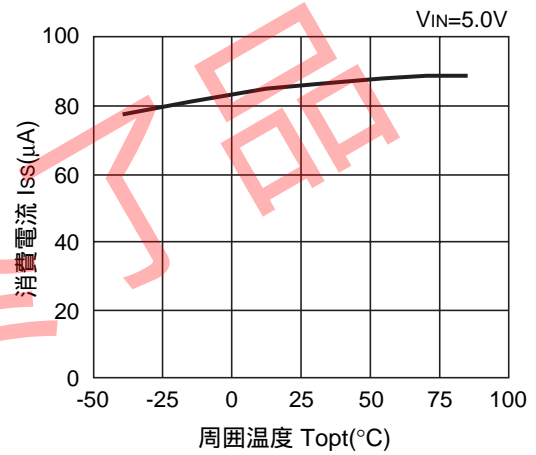
2.8V 品 (VR2)



4.0V 品 (VR1)

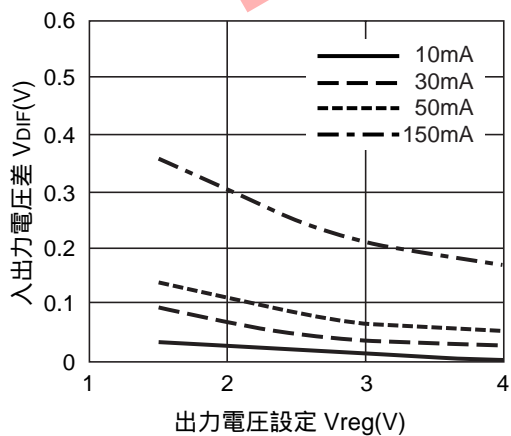


4.0V 品 (VR2)

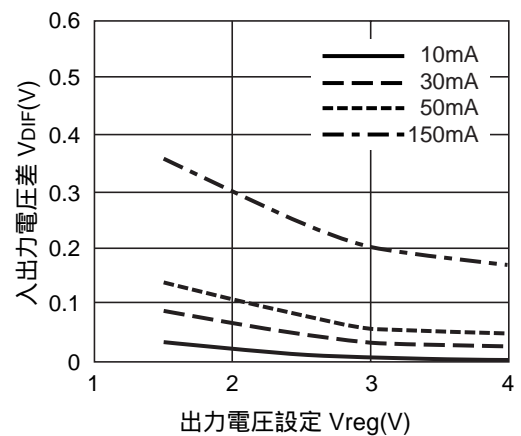


7) リップル除去率対周波数特性例 ( $T_{opt}=25^{\circ}C$ )

VR1

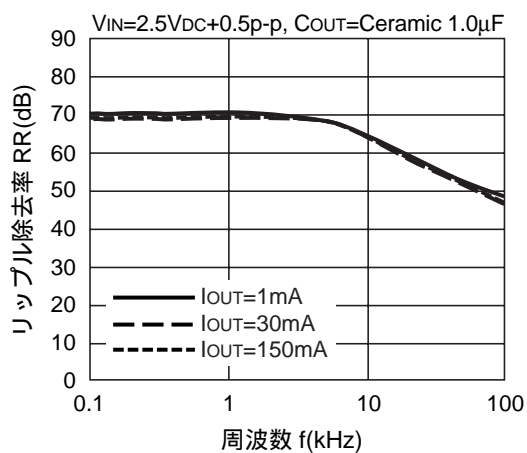


VR2

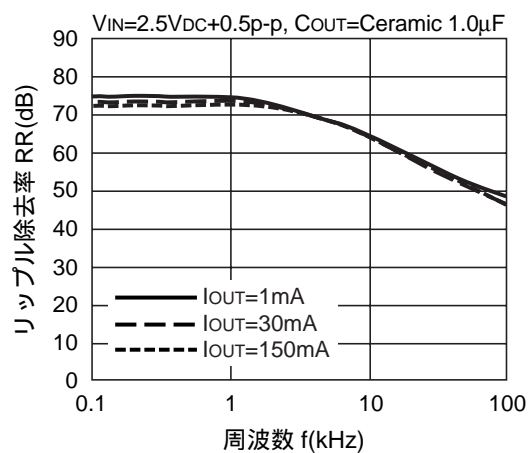


## 8) リップル除去率対入力バイアス電圧特性例

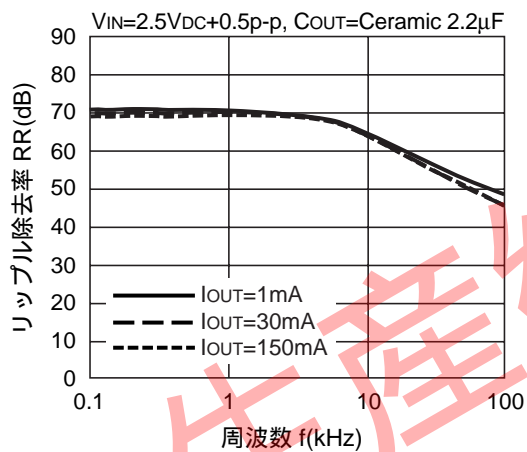
1.5V 品 (VR1)



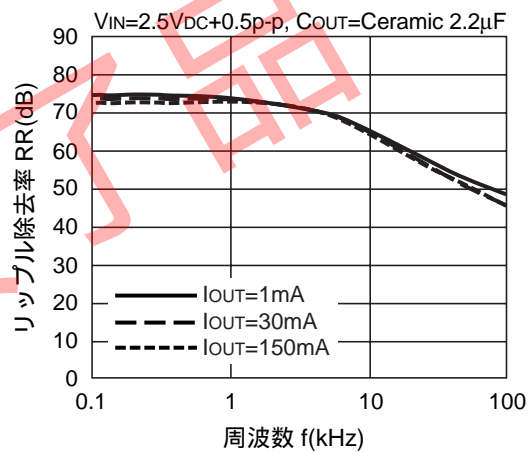
1.5V 品 (VR2)



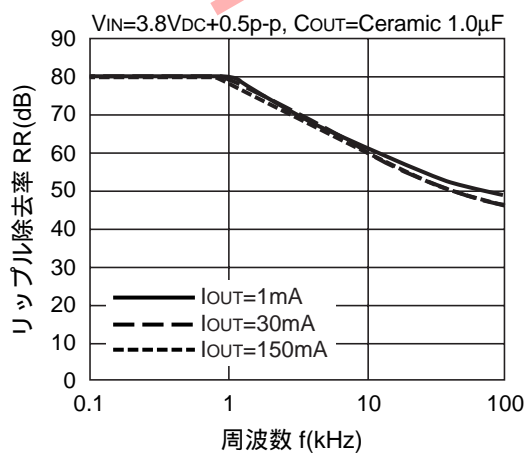
1.5V 品 (VR1)



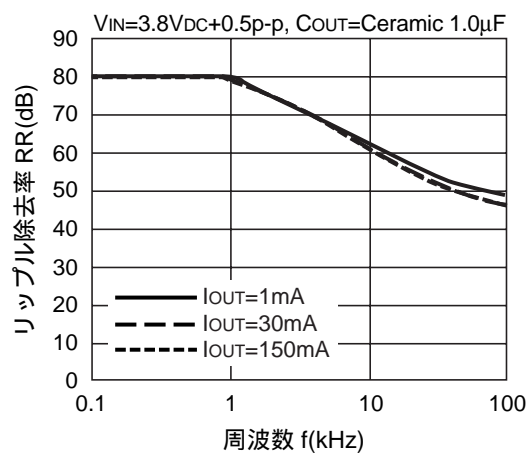
1.5V 品 (VR2)



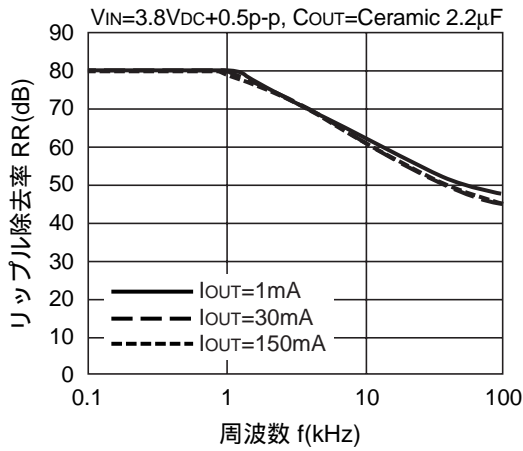
2.8V 品 (VR1)



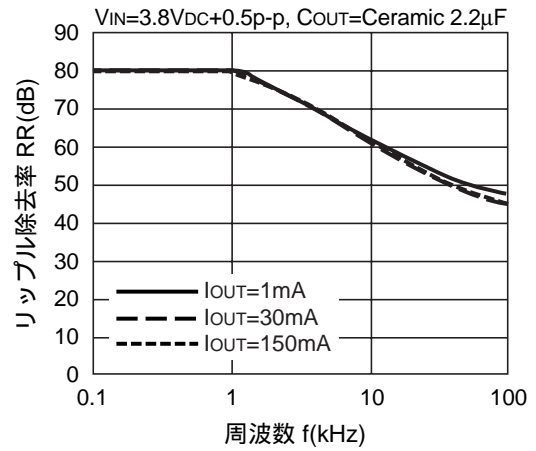
2.8V 品 (VR2)



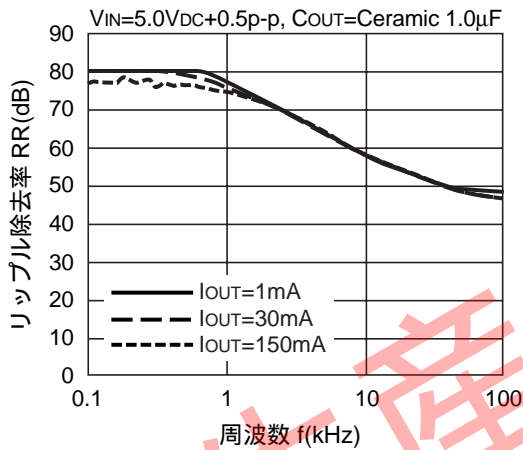
2.8V 品 (VR1)



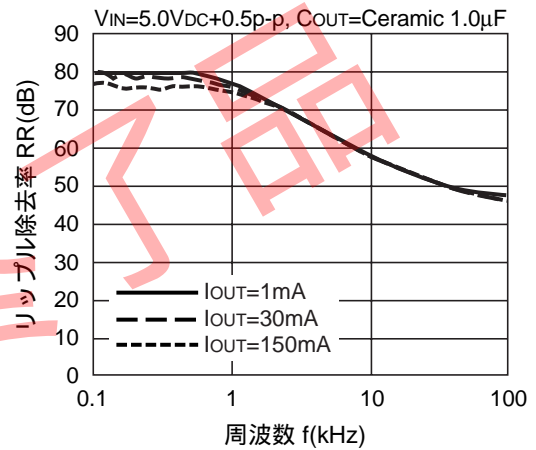
2.8V 品 (VR2)



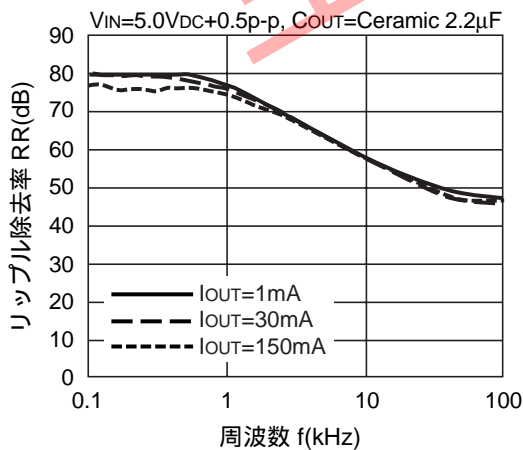
4.0V 品 (VR1)



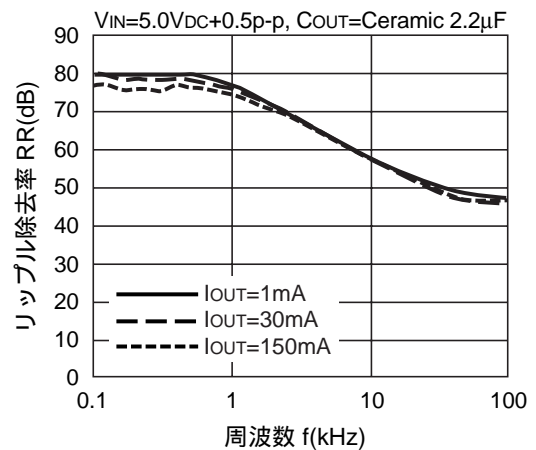
4.0V 品 (VR2)



4.0V 品 (VR1)



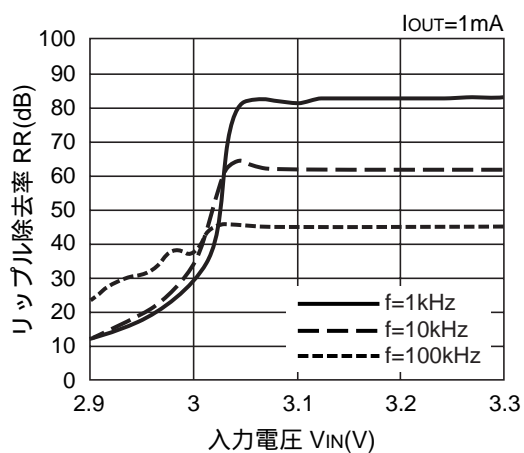
4.0V 品 (VR2)



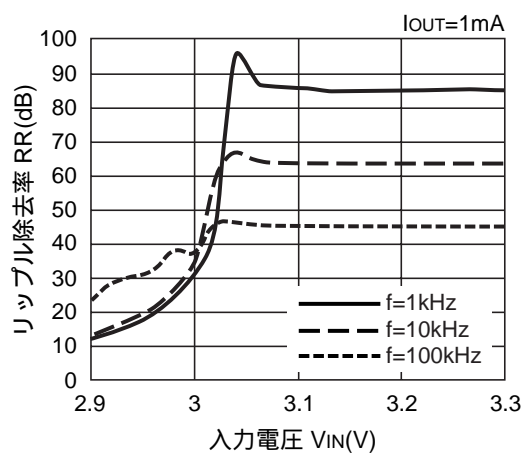


9) リップル除去率対入力バイアス電圧特性例 ( $C_{OUT}=\text{Ceramic } 1.0\mu\text{F}$ ,  $T_{opt}=25^\circ\text{C}$ )

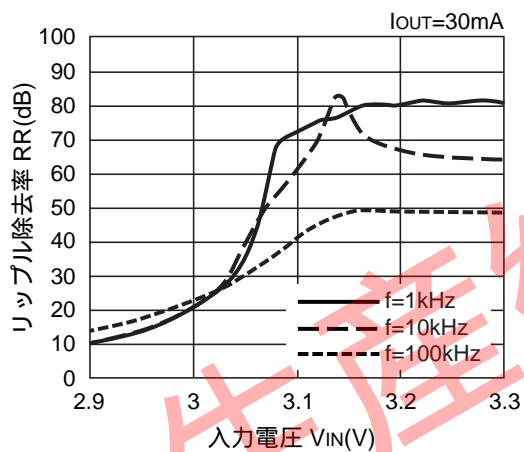
2.8V 品 (VR1)



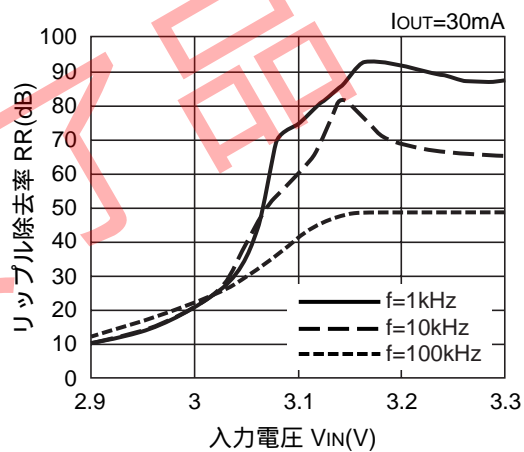
2.8V 品 (VR2)



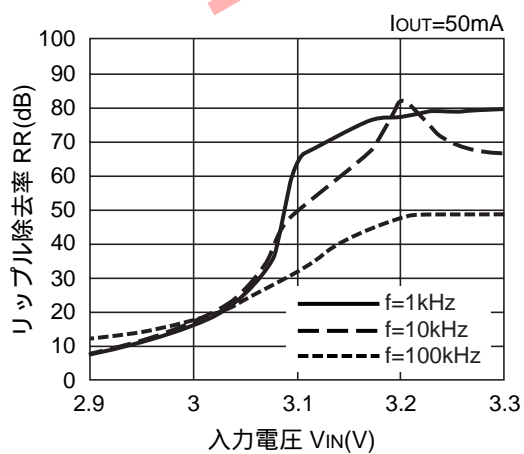
2.8V 品 (VR1)



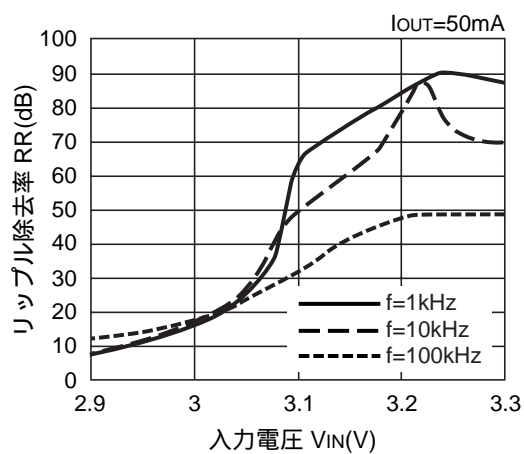
2.8V 品 (VR2)



2.8V 品 (VR1)

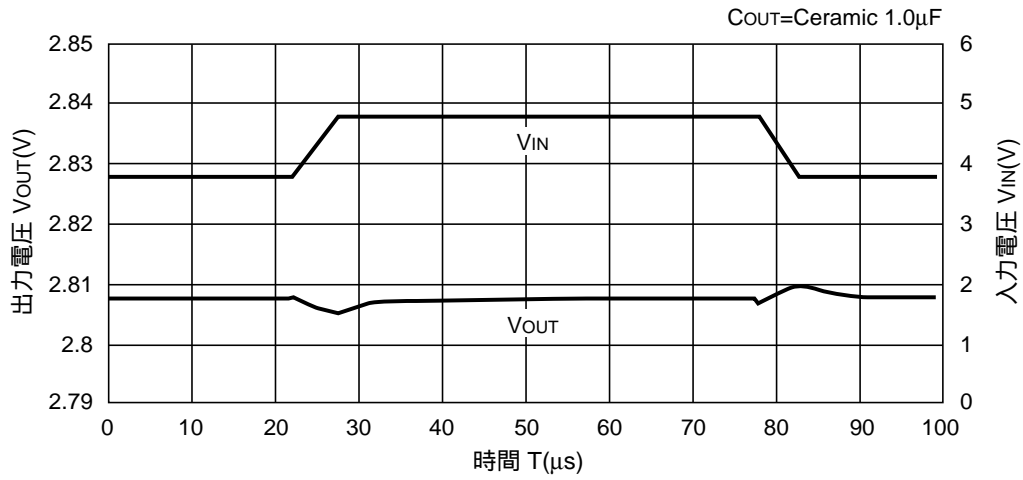


2.8V 品 (VR2)

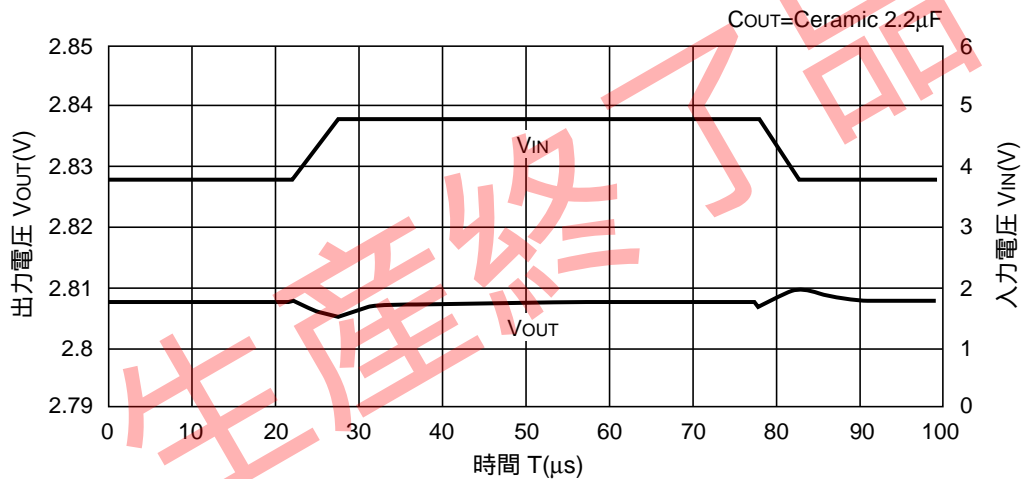


10) 入力過渡応答特性例 ( $I_{out}=30mA$ ,  $t_r=t_f=5\mu s$ )

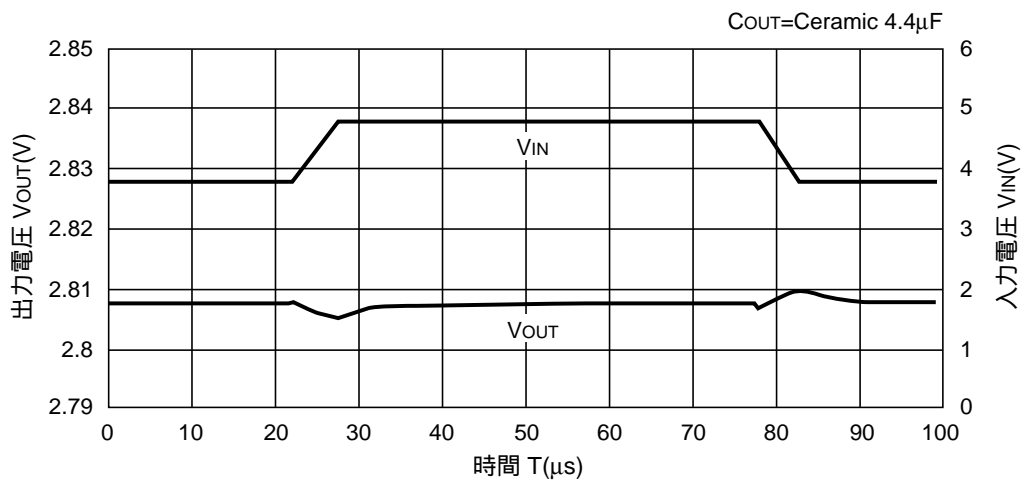
R5323N001x (2.8V 品, VR1)



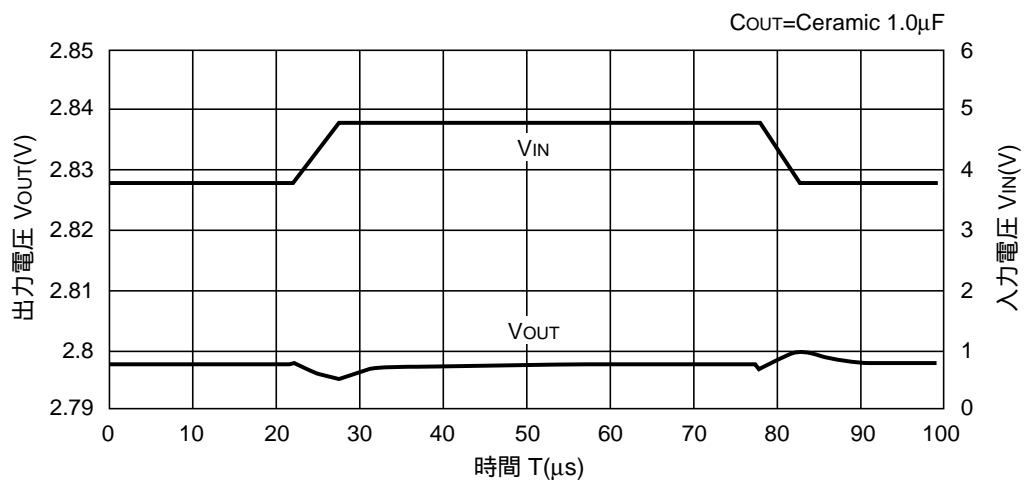
R5323N001x (2.8V 品, VR1)



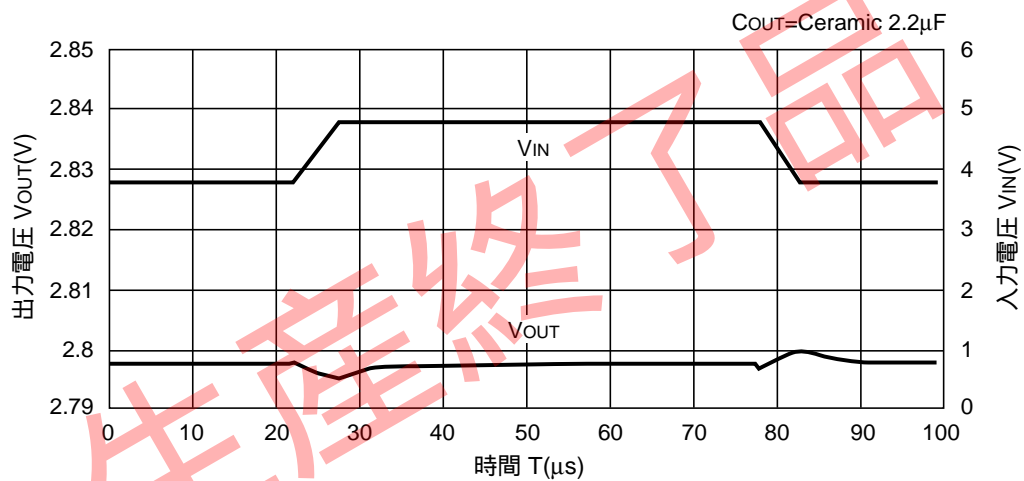
R5323N001x (2.8V 品, VR1)



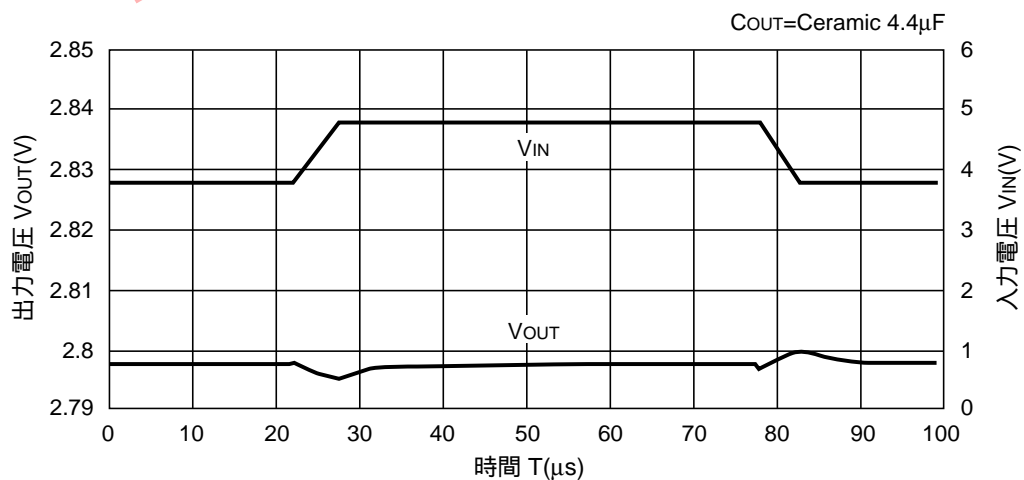
R5323N001x (2.8V 品, VR2)



R5323N001x (2.8V 品, VR2)

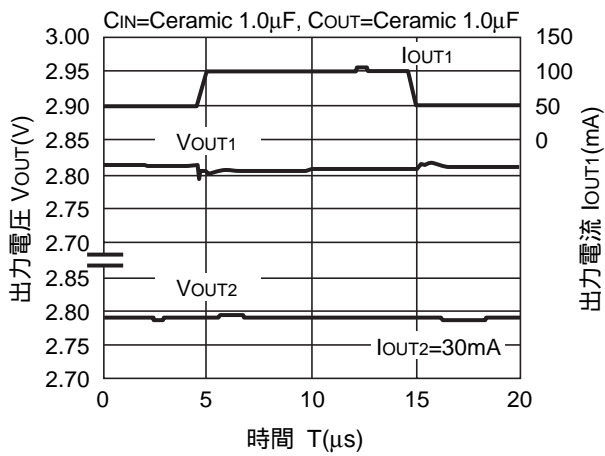


R5323N001x (2.8V 品, VR2)

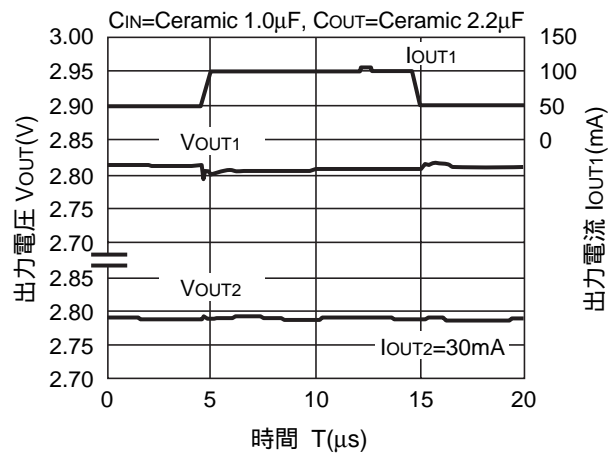


11) 負荷過渡応答特性例

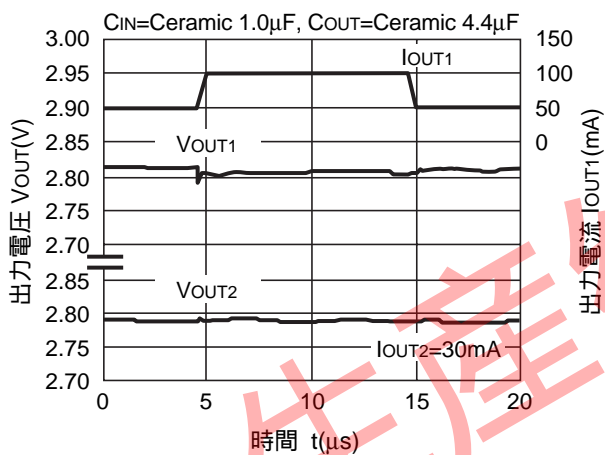
2.8V 品 (VR1)



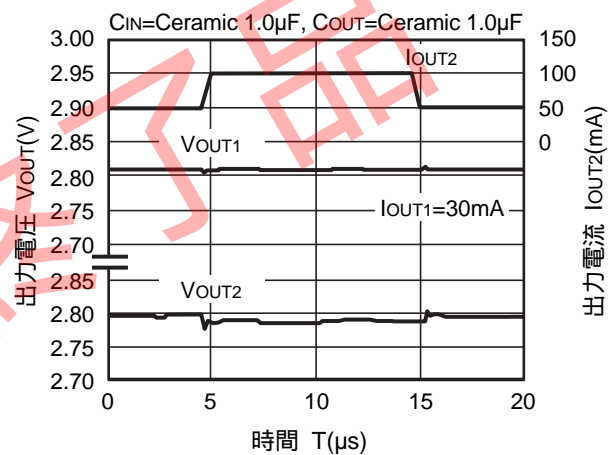
2.8V 品 (VR1)



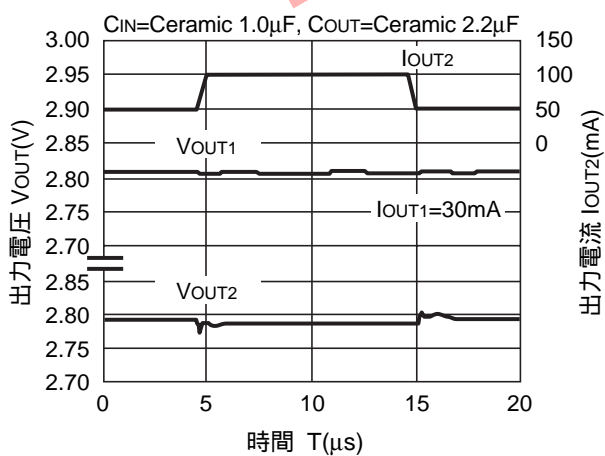
2.8V 品 (VR1)



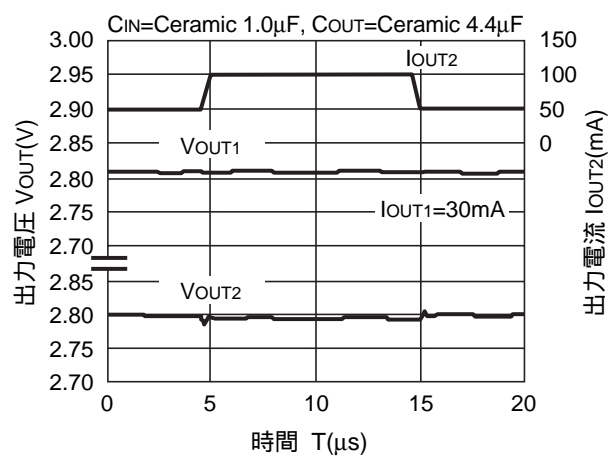
2.8V 品 (VR2)



2.8V 品 (VR2)

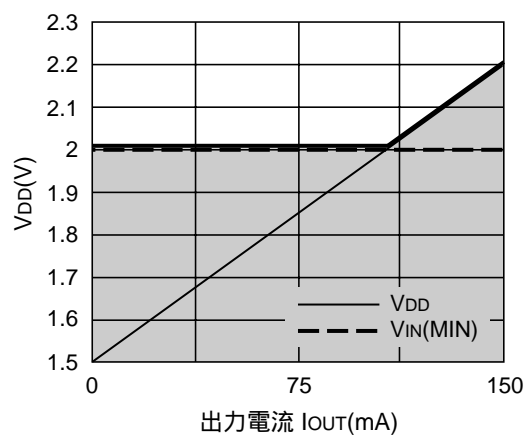


2.8V 品 (VR2)



## 12) 最低動作電圧特性例

1.5V 品、使用可能範囲



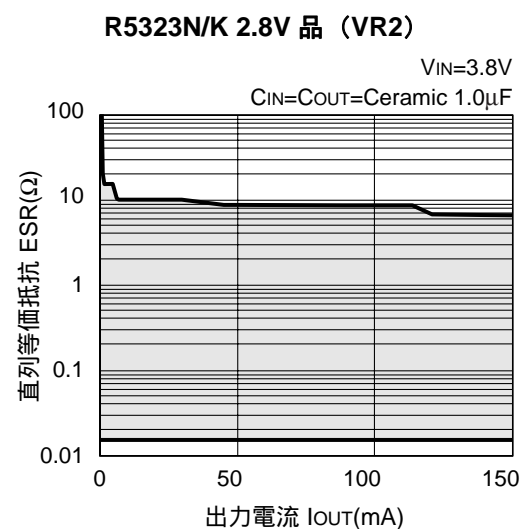
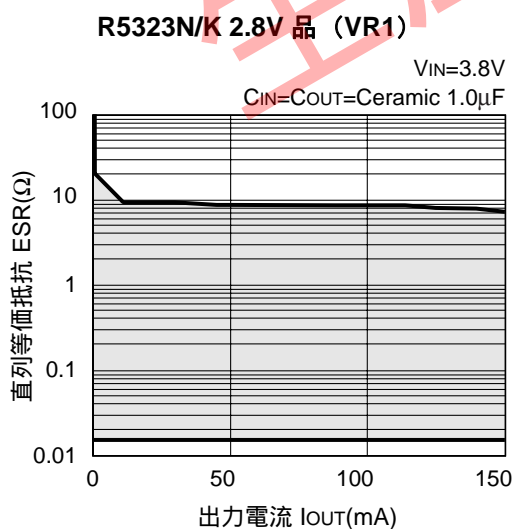
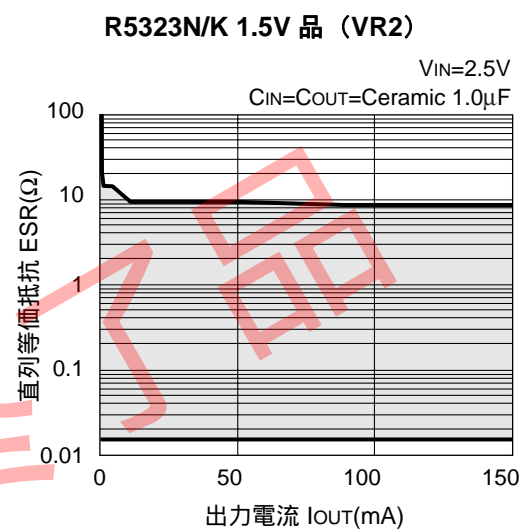
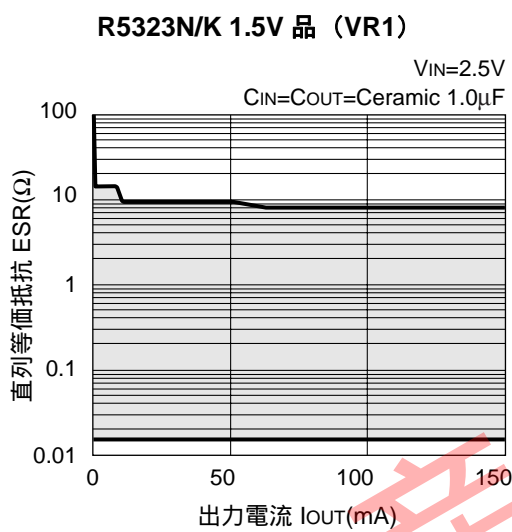
生産終了品

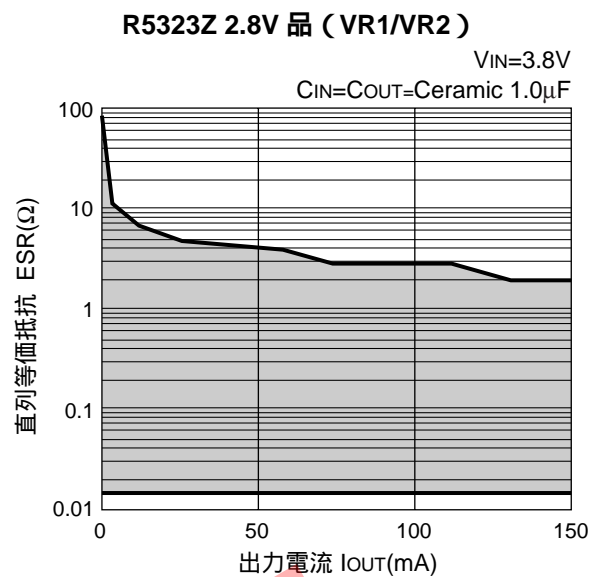
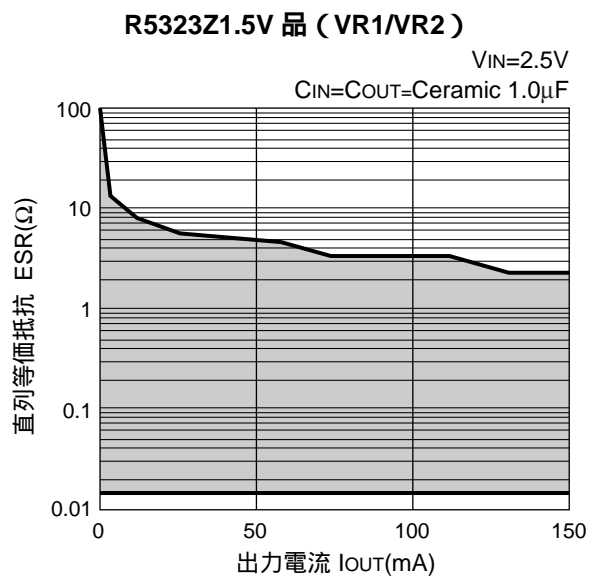
## ■ 直列等価抵抗対出力電流特性例

本ICの出力コンデンサはセラミックタイプを推奨しますが、他の低ESRタイプのコンデンサも使用可能です。参考までにノイズレベルが $40\mu\text{V}$ (平均値)以下になる出力電流 $I_{\text{OUT}}$ と直列等価抵抗ESRの関係を以下に示します。

測定条件

- ・ ノイズ周波数帯域 :  $10\text{Hz} \sim 2\text{MHz}$  ( $\text{BW} = 30\text{Hz}$ )
- ・ 周囲温度 :  $25^\circ\text{C}$
- ・ 網掛け部分 : ノイズレベルが $40\mu\text{V}$ (平均値)以下





生産終了品



本ドキュメント掲載の技術情報及び半導体のご使用につきましては以下の点にご注意ください。

1. 本ドキュメントに記載しております製品及び製品仕様は、改良などのため、予告なく変更することがあります。又、製造を中止する場合がありますので、ご採用にあたりましては当社又は販売店に最新の情報をお問合せください。
2. 文書による当社の承諾なしで、本ドキュメントの一部、又は全部をいかなる形でも転載又は複製されることは、堅くお断り申し上げます。
3. 本ドキュメントに記載しております製品及び技術情報のうち、「外国為替及び外国貿易管理法」に該当するものを輸出される場合、又は国外に持ち出される場合は、同法に基づき日本国政府の輸出許可が必要です。
4. 本ドキュメントに記載しております製品及び技術情報は、製品を理解していただくためのものであり、その使用に関して当社及び第三者の知的財産権その他の権利に対する保証、又は実施権の許諾を意味するものではありません。
5. 本ドキュメントに記載しております製品は、標準用途として一般的電子機器(事務機、通信機器、計測機器、家電製品、ゲーム機など)に使用されることを意図して設計されております。故障や誤動作が人命を脅かしたり、人体に危害を及ぼす恐れのある特別な品質、信頼性が要求される装置(航空宇宙機器、原子力制御システム、交通機器、輸送機器、燃焼機器、各種安全装置、生命維持装置等)に使用される際には、必ず事前に当社にご相談ください。
6. 当社は品質、信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生します。故障の結果として人身事故、火災事故、社会的な損害等を生じさせない冗長設計、延焼対策設計、誤動作防止設計等安全設計に十分ご留意ください。誤った使用又は不適切な使用に起因するいかなる損害等についても、当社は責任を負いかねますのでご了承ください。
7. 本ドキュメントに記載しております製品は、耐放射線設計はなされてございません。
8. X線照射により製品の機能・特性に影響を及ぼす場合があるため、評価段階で機能・特性を確認の上でご利用ください。
9. WLCSPパッケージの製品は、遮光状態でご利用ください。光照射環境下(動作、保管中含む)では、機能・特性に影響を及ぼす場合があるためご注意ください。
10. パッケージ捺印は、画像認識装置の仕様によって文字認識に差が生じることがあります。画像認識装置にて文字認識をする場合は、事前に弊社販売店または弊社営業担当者までお問い合わせください。
11. 本ドキュメント記載製品に関する詳細についてのお問合せ、その他お気付きの点がございましたら当社又は販売店までご照会ください。



**当社は地球環境保全の観点から環境負荷物質の低減に取り組んでいます。**

2006年4月1日以降、当社はRoHS指令に適合した製品を提供しています。また、2012年4月1日以降は、ハロゲンフリー製品を提供しています。

**RICOH** リコー電子デバイス株式会社

弊社デバイスに関する詳しい内容をお知りになりたい方は下記へアクセスしてください。

<http://www.e-devices.ricoh.co.jp/>

本ドキュメント掲載製品に関するお問い合わせは下記宛までお願いします。

- 東日本地区 〒140-8655 東京都品川区東品川3-32-3  
03(5479)2854 (直) FAX 03(5479)0502
- 西日本地区 〒563-8501 大阪府池田市姫室町13-1  
072(748)6262 (直) FAX 072(753)2120

●お問い合わせ・ご用命は・・・